

BIT NUMBER -

FIG. 2

PRIOR ART

							,			,			,		 		
SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13	61	62	63
0	FA	EAL	C						DO	D1	D2	D3	DO	D1	D1	D2	D3
1	ec.	C.		ele.		D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
2	AC	AC.			DO	Di	D2	D3	DO	Di	D2	D3	DO	D1	Di	D2	D3
3	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
4	IC.		20	· C	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
5	Ġ,	7	al Ca	J.	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
6	ED.	20	AC		DO	D1	D2	D3	DO	D1	D2	D3	Do	D1	D1	D2	D3
7	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
8		0	U	1(c'	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
9		AC	AC	ΨY.	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	Di	D2	D3
10	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
11	DO	DI	D2	D3	DO	D1	D2	D3	DO	D1	D2	D3	DO	D1	D1	D2	D3
12	AC	C				D1	D2	D3	DO	DI	D2	D3	DO	Dı	D1	D2	D3
13	AC.	IC:	0					$\hat{\epsilon}$	DO	D1	D2	D3	DO	D1	D1	D2	D3
14	DO	D1	D2	D3	DO	Di	D2	D3	DO	DI	D2	D3	DO	Dı	 D1	D2	D3
15	ES	ES	FS					D.	DO	D1	D2	D3	DO	D1	D1	D2	D3

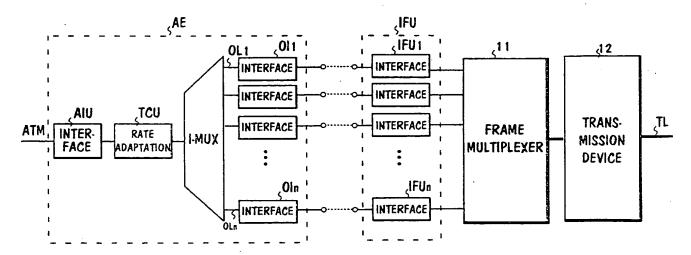
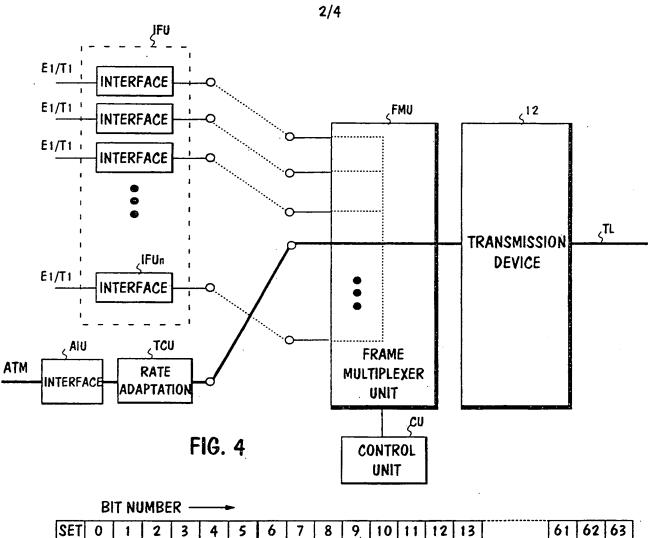
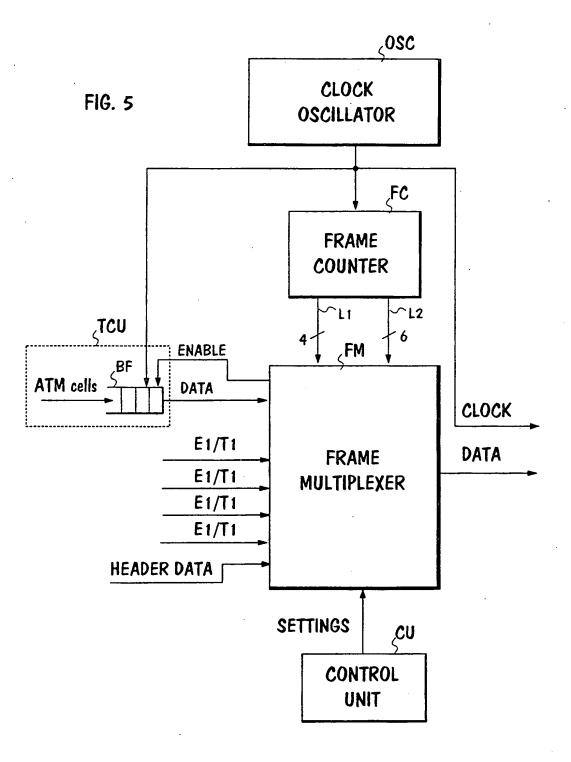


FIG. 3 PRIOR ART



SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13	61	62	63
0	EA	E.V							ATM	ATM	MTA	MTA	ATM	MTA	ATM	MTA	MTA
1	40	10		¥.	MTA	ATM	MTA	ATM	ATM	MTA	MTA	ATM	MTA	ATM	MTA	MTA	MTA
2					MTA	MTA	MTA	MTA	MTA	MTA	ATM	ATM	ATM	MTA	ATM	ATM	MTA
3	MTA	MTA	MTA	MTA	MTA	MTA	MTA	MTA	MTA	ATM	MTA	ATM	MTA	MTA	MTA	ATM	ATM
4	16				MTA	MTA	MTA	ATM	ATM	MTA	MTA	MTA	ATM	ATM	ATM	MTA	MTA
5	12				MTA	ATM	MTA	ATM	MTA	ATM	ATM	ATM	ATM	ATM	MTA	MTA	MTA
6		3/2			MTA	ATM	MTA	MTA	ATM	MTA	ATM	MTA	ATM	MTA	MTA	ATM	ATM
7	ATM	MTA	MTA	MTA	MTA	MTA	MTA	ATM	ATM	ATM	MTA	ATM	ATM	MTA	ATM	MTA	MTA
8	#Ic				MTA	MTA	MTA	ATM	ATM	ATM	ATM	ATM	ATM	MTA	MTA	MTA	ATM
9			6-	A_{i_0}	MTA	MTA	MTA	MTA	ATM	MTA	ATM	MTA	MTA	MTA	ATM	ATM	MTA
10	ATM	MTA	ATM	MTA	MTA	MTA	ATM	ATM	MTA	MTA	MTA	MTA	MTA	ATM	ATM	MTA	ATM
11	MTA	ATM	MTA	MTA	ATM	MTA	MTA	ATM	MTA	ATM	MTA	MTA	ATM	MTA	 ATM	MTA	MTA
12	P.C			Ť	ATM	MTA	MTA	ATM	ATM	ATM	MTA	MTA	ATM	MTA	MTA	MTA	MTA
13	G								ATM	ATM	ATM	MTA	ATM	ATM	ATM	MTA	MTA
14	MTA	ATM	ATM	MTA	MTA	ATM	ATM	MTA	ATM	ATM	ATM	MTA	ATM	ATM	ATM	MTA	MTA
15	ES	13					3		ATM	MTA	MTA	MTA	ATM	ATM	MTA	MTA	ATM

FIG. 6



BIT NUMBER ---

SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13	61	62	63
0		1	SA.	- A					ATM	MTA	D2	D3	MTA	ATM	 MTA	D2	D3
1		10		ا د دو	MTA	ATM	D2	D3	ATM	MTA	D2	D3	ATM	MTA	MTA	D2	D3
2	40			A				D3	ATM	MTA	D2	D3	ATM	MTA	MTA	D2	D3
3	ATM	ATM	D2	D3	MTA	ATM	D2	D3	ATM	MTA	D2	D3	ATM	ATM	MTA	D2	D3
4		: (e_		6	MTA	MTA	D2	D3	ATM	ATM	D2	D3	ATM	MTA	MTA	D2	D3
5	Ţ.		0		ATM	MTA	D2	D3	MTA	MTA	D2	D3	MTA	MTA	MTA	D2	D3
6	(E)		AG		ATM	ATM	D2	D3	ATM	MTA	D2	D3	MTA	MTA	MTA	D2	D3
7	MTA	ATM	D2	D3	MTA	ATM	D2	D3	ATM	MTA	D2	D3	ATM	MTA	ATM	D2	D3
8	Ċ		J		ATM	ATM	D2	D3	ATM	ATM	D2	D3	MTA	MTA	ATM	D2	D3
9	AC.	AC	A	. 6	ATM	MTA	D2	D3	ATM	MTA	D2	D3	ATM	MTA	MTA	D2	D3
10	ATM	ATM	D2	D3	ATM	MTA	D2	D3	ATM	MTA	D2	D3	MTA	MTA	MTA	D2	D3
11	ATM	MTA	D2	D3	ATM	ATM	D2	D3	ATM	MTA	D2	D3	ATM	ATM	ATM	D2	D3
1 '	_	AC								MTA		D3	MTA	ATM	ATM	D2	D3
13	Ð.	JC	JC.	88	¢,	, c			MTA	ATM	D2	D3	ATM	ATM	ATM	D2	D3
14	ATM	MTA	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	MTA	ATM	D2	D3
15	E\$	FS	FS	٠٩.	ES	33	3		ATM	ATM	D2	D3	ATM	MTA	ATM	D2	D3

FIG. 7